

# Paralleles Rechnen auf SIMD Architekturen

## SIMD = Single Instruction multiple Data

AM IMMD Lehrstuhl für Rechnerarchitektur und –verkehrtheorie (Prof. Dr. U. Herzog) gab es eine Abteilung Rechnerstrukturen und Algorithmen insbesondere auf SIMD Architekturen. Dabei wurden folgende Rechner eingesetzt:

- 1981 ICL-DAP (Distributed Array Processor) am Host ICL 2980 im Queen-Mary-College in London.  
DAP mit  $64 \times 64 = 4096$  Prozessoren mit je 4096 Bit Speicher,  
Zugriff über Datenstation am IMMD
  
- 1982-85 ICL-DAP
  
- 1986 DAP2/MiniDAP/ ICL-DAP2/DAP2/ ICL XDAP 20 mit  $32 \times 32 = 1024$  Prozessoren
  
- 1987 DAP2
  
- 1988 DAP2 + DAP510 von AMT(Active Memory Technology) mit  $32 \times 32$  Prozessoren  
DAP510 von AMT wegen Schwierigkeiten mit dem Netzzugang von DAP2
  
- 1989 DAP2 + DAP510
  
- 1990 DAP510
  
- 1991 DAP510 + MasPar MP-1 Feldrechner mit  $32 \times 32 = 1024$  Prozessoren
  
- 1992 DAP510 + MP-1
  
- 1993-95 MP-1
  
- 1996 MP-1 + CM-5 Parallelrechner mit 32 Prozessoren (SIMD und MIMD Modus) von TM
  
- 1997-99 MP-1 + CM-5